

8CH Long Range Ultra Resolution TDC
(超高分解能ロングレンジマルチヒット)
C-TS 105

仕様

株式会社 テクノランドコーポレーション

〒190-1212

東京都西多摩郡瑞穂町殿ヶ谷 902-1

電話 : 042-557-7760

FAX : 042-557-7727

E-mail : info@tcnland.co.jp

URL : <http://www.tcnland.co.jp/>

1 仕様

1.1 START 入力について

項目	内容
入力数	1 (全チャンネル共通)
入力インピーダンス	50Ω
入力信号	FAST NIM
入力最小パルス幅	約 5nS
入力コネクタ	レモ型 (00.250 タイプ)

1.2 STOP 入力について

項目	内容
入力数	8
入力インピーダンス	50Ω
入力信号	FAST NIM
入力最小パルス幅	約 5nS
入力コネクタ	レモ型 (00.250 タイプ)

1.3 CLEAR 入力について

項目	内容
入力数	1 (全チャンネル共通)
入力インピーダンス	50Ω
入力信号	FAST NIM
入力最小パルス幅	約 5nS
入力コネクタ	レモ型 (00.250 タイプ)

1.4 TDC について

項目	内容
測定範囲	0S~10μS
分解能	10pS/ch (最大)
測定方法	内部 TDC 回路にて、基準クロックより時間幅を計算
直線性	±70pS
測定データ	23BIT 実数
MULTI HIT 数	32
変換時間	1.5μS (STOP 信号入力後)

1.5 使用電源

項目	内容
+6V	
-6V	

1.6 筐体

項目	内容
筐体	CAMAC1 幅モジュール

1.7 CAMAC ファンクション

項目	内容																
F(0)・A(0-7)	CH0-CH7 のデータ読出し																
F(1)・A(0)	HIT CH の読出し ("0" の時 HIT)																
F(2)・A(0-3)	CH0-CH7 の HIT 数の読出し <table border="1" style="margin-left: 20px;"> <thead> <tr> <th>サブアドレス</th> <th>読出しチャンネル</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>CH0、CH1</td> </tr> <tr> <td>1</td> <td>CH2、CH3</td> </tr> <tr> <td>2</td> <td>CH4、CH5</td> </tr> <tr> <td>3</td> <td>CH6、CH7</td> </tr> </tbody> </table> <table border="1" style="margin-left: 20px;"> <thead> <tr> <th colspan="2">データ構造</th> </tr> </thead> <tbody> <tr> <td>偶数チャンネル (0、2、4、6) の HIT 数データ</td> <td>奇数チャンネル (1、3、5、7) の HIT 数データ</td> </tr> <tr> <td>R1~R8</td> <td>R9~R16</td> </tr> </tbody> </table>	サブアドレス	読出しチャンネル	0	CH0、CH1	1	CH2、CH3	2	CH4、CH5	3	CH6、CH7	データ構造		偶数チャンネル (0、2、4、6) の HIT 数データ	奇数チャンネル (1、3、5、7) の HIT 数データ	R1~R8	R9~R16
サブアドレス	読出しチャンネル																
0	CH0、CH1																
1	CH2、CH3																
2	CH4、CH5																
3	CH6、CH7																
データ構造																	
偶数チャンネル (0、2、4、6) の HIT 数データ	奇数チャンネル (1、3、5、7) の HIT 数データ																
R1~R8	R9~R16																
F(8)・A(0)	TEST LAM																
F(9)・A(0)	イニシャライズ、計測中止、HIT CH クリア																
F(16)・A(0)	最大測定時間の設定 (1 μ S~10 μ S まで、1 μ S 単位)																
F(17)・A(0)	0-15BIT Register Load																
F(17)・A(1)	15-23BIT Register Load																
F(18)・A(0-15)	24-31BIT Register Load & Write																
F(24)・A(0)	DISABLE LAM																
F(25)・A(0)	計測スタート (START, STOP 入力をイネーブル)																
F(26)・A(0)	ENABLE LAM																

1.8 CAMAC コマンド

項目	内容
C, Z	イニシャライズ/クリア

2 フロントパネルイメージ

