

8CH CS ADC
B-QV 716

仕様書

株式会社 テクノランドコーポレーション

〒190-1212
東京都西多摩郡瑞穂町殿ヶ谷 902-1
電話 : 042-557-7760
FAX : 042-557-7727
E-mail : info@tcnland.co.jp
URL : <http://www.tcnland.co.jp/>

1 仕様

1.1 入力について

項目	内容
チャンネル数	8
入力インピーダンス	50Ω
電荷入力回路	ACカップル
電荷入力信号極性	負
GATE 信号入力数	1
GATE 入力インピーダンス	50Ω
GATE 信号	TTL 正論理
最小 GATE 幅	50ns
最大 GATE 幅	5μs
入力コネクタ	BNC
最大入力電荷量	標準-3000pC (ユーザー指定により変更可能)
最大入力電流	-100mA ~ -100μA

1.2 ADC について

項目	内容
分解能	12bit (0.4pC/bit)
アウトオブレンジ bit	13bit 目
変換時間	約 12μS
ペDESTAL調整機能	有り (ポテンショメーターによる)

1.3 メモリー及びデータ出力について

項目	内容
内部バッファメモリー	4,096 × 16bit
データ出力	USB (イーサネットでも製作いたします)

1.4 使用電源その他

項目	内容
AC100V	
使用ヒューズ	3A

1.5 筐体

項目	内容
アルミサッシケース	132.5[H] × 320[W] × 280[D]

1.6 パネルイメージ

