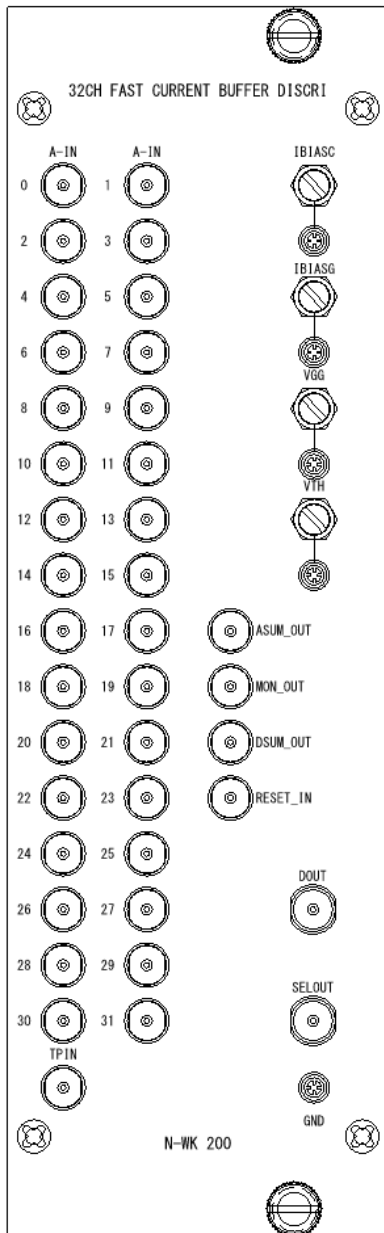


32CH FAST CURRENT BUFFER DISCRI

N-WK 200

開発実績



概要

この製品は、S社向けに開発された製品です。

JAXA 池田博一教授と早稲田大学片岡淳准教授が共同開発した、MPPC (Multi-Pixel Photon Counter) のフロントエンド用 LSI (TOP_MPPC32 LE DISCRI.) の評価用 NIM 規格モジュールです。

TOF-PET の性能アップに応用できる LSI なのかを検証する目的で開発されました。

内容	個数	備考
アナログ信号入力 (A-IN)	32	AIN0~AIN31
TPIN	1	テストパルス (入力インピーダンス: 50Ω)
RESET_IN	1	FAST NIM
DSUM_OUT	1	FAST NIM
ASUM_OUT	1	電流出力 / 電圧出力: ジャンパで切替可能
MON_OUT	1	電流出力 / 電圧出力: ジャンパで切替可能
DOUT	1	LVC MOS
SELOUT	1	LVC MOS
入出力コネクタ		リモ型コネクタ (ERA.00.250)

株式会社 テクノランドコーポレーション

〒190-1212

東京都西多摩郡瑞穂町殿ヶ谷 902-1

電話: 042-557-7760

FAX: 042-557-7727

E-mail: info@tcnland.co.jp

URL: <http://www.tcnland.co.jp/>