

8CH 300MHz SCALER
C-KP 402-V2

仕様

株式会社 テクノランドコーポレーション

〒190-1212

東京都西多摩郡瑞穂町殿ヶ谷 902-1

電話 : 042-557-7760

FAX : 042-557-7727

E-mail : info@tcnland.co.jp

URL : <http://www.tcnland.co.jp/>

1 仕様

1.1 入力について

項目	内容
入力数	8
入力インピーダンス	50Ω
入力最小パルス幅	約 1.5nS
最大繰返し周波数	約 300MHz
入力信号	FAST NIM
入力保護	+0.7V (ダイオードクランプによる)
入力コネクタ	レモ型 (00.250 タイプ)

1.2 CLEAR 入力について

項目	内容
入力数	1 (全チャンネル共通)
入力インピーダンス	50Ω
入力保護	+0.7V (ダイオードクランプによる)
入力信号	FAST NIM
入力最小パルス幅	約 20nS
入力コネクタ	レモ型 (00.250 タイプ)

1.3 INHIBIT について

項目	内容
入力数	1 (全チャンネル共通)
入力インピーダンス	50Ω
入力保護	+0.7V (ダイオードクランプによる)
入力信号	FAST NIM
入力コネクタ	レモ型 (00.250 タイプ)

1.4 使用電源

項目	内容
+6V	0.5A
-6V	1.5A

1.5 筐体

項目	内容
筐体	CAMAC1 幅モジュール

1.6 CAMAC ファンクション、コマンド

項目	内容
F(0)・A(0)	CH0 の 下位 24bit データの読出し
F(0)・A(1)	CH0 の 上位 24bit データの読出し
F(0)・A(2)	CH1 の 下位 24bit データの読出し
F(0)・A(3)	CH1 の 上位 24bit データの読出し
F(0)・A(4)	CH2 の 下位 24bit データの読出し
F(0)・A(5)	CH2 の 上位 24bit データの読出し
F(0)・A(6)	CH3 の 下位 24bit データの読出し
F(0)・A(7)	CH3 の 上位 24bit データの読出し
F(0)・A(8)	CH4 の 下位 24bit データの読出し
F(0)・A(9)	CH4 の 上位 24bit データの読出し
F(0)・A(10)	CH5 の 下位 24bit データの読出し
F(0)・A(11)	CH5 の 上位 24bit データの読出し
F(0)・A(12)	CH6 の 下位 24bit データの読出し
F(0)・A(13)	CH6 の 上位 24bit データの読出し
F(0)・A(14)	CH7 の 下位 24bit データの読出し
F(0)・A(15)	CH7 の 上位 24bit データの読出し
F(1)	オーバーフローチャンネルの読出し
F(9)	モジュールクリア
F(25)	テストクロック

1.7 CAMAC コマンド

項目	内容
Z,C	イニシャライズ・クリア
I	インヒビット

2 フロントパネルイメージ

